



Politechnika Wroclawska



**Układy elektroniczne**

Jerzy Witkowski p.132b C-4  
Rozkład zajęć: <http://156.17.38.202>

---

---

---


---

---

---

---

---



Politechnika Wroclawska

**Warunki zaliczenia:**

- **Pozytywne zaliczenie „Projektu”**  
ogólne kolokwium z zadań projektowych w ostatnim tygodniu semestru
- **Pozytywna ocena z „Egzaminu”**
- **Końcowa ocena z przedmiotu:**  
średnia z powyższych  
ze wskazaniem na egzamin

---

---

---

---

---

---

---

---



Politechnika Wroclawska

**Literatura:**

1. W.Tietze, Ch.Schenk, Układy półprzewodnikowe, WNT 2008.
2. P. Horowitz, W. Hill, The Art. Of Electronics, Cambridge University Press 2015
3. A. Malvino, D. J. Bates, Electronic Principles, McGrawHill 2007,
4. S. Kuta, Elementy i układy elektroniczne, AGH 2000.
5. C. Kitchin, L. Counts, Wzmacniacze operacyjne i pomiarowe. Przewodnik projektanta. BTC 2009
6. R. A. Pease, Projektowanie układów analogowych. Poradnik projektanta. BTC 2005.
7. J. Boksa, Analogowe układy elektroniczne, BTC 2007,
8. A. Dobrowolski, P. Komur, A. Sowiński, Projektowanie i analiza wzmacniaczy małosygnałowych, BTC 2005.
9. M. Rusek, J. Pasierbowski, Elementy i układy elektroniczne w pytaniach i odpowiedziach, WNT 1997,
10. T. Adamski i inni, Zbiór zadań z układów elektronicznych nieliniowych i impulsowych, WNT 1997,
11. K. antoszkiewicz, Z. Nosal, Zbiór zadań z układów elektronicznych liniowych, WNT 1997,
12. J. Baranowski, G. Czajkowski, Układy elektroniczne I,II,III. Warszawa, WNT 1998.
13. Literatura uzupełniająca podana w czasie wykładu

---

---

---

---

---

---

---

---